

EM-DAC 9018K OCT 操作説明

2014/12

EMaudio/EMISUKE

1、スイッチ操作

前面パネル



POWER

機能 電源スイッチ

内容 ON/OFF

注意



DIGITAL FILTER

機能 デジタルフィルター特性切替

内容 PGM 再生時 FIR : Fast - Minimum - Slow

DSD 再生時 IIR : 47.44KHz - 70KHz - 60KHz

注意 スイッチの位置は・印位置で停止する。

・印位置以外に操作しない事。



BRIGHTNESS

機能 表示画面明るさ切替

内容 OFF (消灯) - 50% - 100%

注意 スイッチの位置は・印位置で停止する。

・印位置以外に操作しない事。

OFF 状態から表示状態へ切替時、スイッチ操作後

1-2 秒後に表示されます。

(外気温が低い場合長くなる。)



INPUT

機能 再生ソース選択

内容 OPT - COAX - AES/EBU - USB

注意 スイッチの位置は・印位置で停止する。

・印位置以外に操作しない事。

背面パネル



CKSEL

機能 動作クロック選択

内容 INT:内臓 OSC

WORD:外部ワードクロック

SCLK:外部スーパークロック

注意 切替操作は電源 OFF で実施。

電源 ON 状態で操作した場合は、電源 OFF/ON 実施

2、入出端子

背面パネル



AC100V

機能 電源入力

内容 AC100V 50/60Hz

注意

WORD

機能 ワードクロック入力

内容 BNC / 75Ω、入力範囲 0.5Vp-p ~ 5Vp-p

注意 CKSEL スイッチ WORD

SCLK

機能 スーパークロック入力

内容 BNC / 50Ω、入力範囲 0.5Vp-p ~ 5Vp-p

注意 CKSEL スイッチ SCLK

OPT

機能 S/PDIF 光デジタルオーディオ信号入力

内容 トスリンク

注意 入力範囲 44.1K - 192K

COAX

機能 S/PDIF 同軸デジタルオーディオ信号入力

内容 RCA / 75Ω

注意 入力範囲 44.1K - 192K



AES/EBU

機能 S/PDIF バランスデジタルオーディオ信号入力

内容 XLR / 110Ω

注意 入力範囲 44.1K - 96K

USB

機能 USB デジタルオーディオ信号入力

内容 Amanero Combo384 USB ボード

PCM / DSD 両再生対応

注意 PCM 再生には、パソコンに専用ドライバーソフト
インストールにて動作可能

DSD 再生は、DSD 再生ソフトが別途必要



LEFT OUTPUT

機能 左音声信号出力

内容 RCA 及び XLR

注意

RIGHT OUTPUT

機能 右音声信号出力

内容 RCA 及び XLR

注意

3、表示



再生動作時表示

上段 再生選択ソース e 入力エラー（同期外れ）時表示、正常時消灯

下段 選択デジタルフィルター

USB入力でのエラー表示は、USBモジュールにケーブル未接続で点灯します。

USBではエラー表示なしでもPC側設定不具合ありの場合、音が出ない場合があります。

電源ONウォームアップ表示



本機は電源ON直後に180秒間ウォームアップタイマーが動作しウォームアップ中は、スイッチ操作等は受付ません。また出力ミュート状態になります。

また、ウォームアップ中は、カウントダウン表示を行いウォームアップ解除までの残り時間を表示します。

注意 時間表示は目安表示で実時間とに差があります。

4、DPLL設定

ES9018K2Mは、PCM及びDSD再生で個別に内臓同期回路の定数設定が出来ます。

当機も設定変更可能です。初期設定は、メーカー推奨値(default)です。

注意：設定変更を推奨している訳ではありません。

動作確認は、メーカー推奨値（デフォルト位置）で実施しております。

設定変更での動作保障は行いません。

全てのスイッチ位置での動作確認は行っておりません。

またOFF設定では音が出ません。



設定変更は、SW1 DPLL スイッチで行います。

横のSW2設定は、変更しないでください。変更すると動作不能となります。

SW1 PCM DPLL 設定

4	3	2	1	PCM DPLL
ON	ON	ON	ON	0 OFF
ON	ON	ON	OFF	1 Lowest
ON	ON	OFF	ON	2
ON	ON	OFF	OFF	3
ON	OFF	ON	ON	4
ON	OFF	ON	OFF	5 default

ON	OFF	OFF	ON	6
ON	OFF	OFF	OFF	7

SW1 PCM DPLL 設定

4	3	2	1	
OFF	ON	ON	ON	8
OFF	ON	ON	OFF	9
OFF	ON	OFF	ON	A
OFF	ON	OFF	OFF	B
OFF	OFF	ON	ON	C
OFF	OFF	ON	OFF	D
OFF	OFF	OFF	ON	E
OFF	OFF	OFF	OFF	F Highest

SW1 DSD DPLL 設定

8	7	6	5	DSD DPLL
ON	ON	ON	ON	0 OFF
ON	ON	ON	OFF	1 Lowest
ON	ON	OFF	ON	2
ON	ON	OFF	OFF	3
ON	OFF	ON	ON	4
ON	OFF	ON	OFF	5
ON	OFF	OFF	ON	6
ON	OFF	OFF	OFF	7
OFF	ON	ON	ON	8
OFF	ON	ON	OFF	9
OFF	ON	OFF	ON	A default
OFF	ON	OFF	OFF	B
OFF	OFF	ON	ON	C
OFF	OFF	ON	OFF	D
OFF	OFF	OFF	ON	E
OFF	OFF	OFF	OFF	F Highest

改版履歴

2015/01/25 一部加筆修正