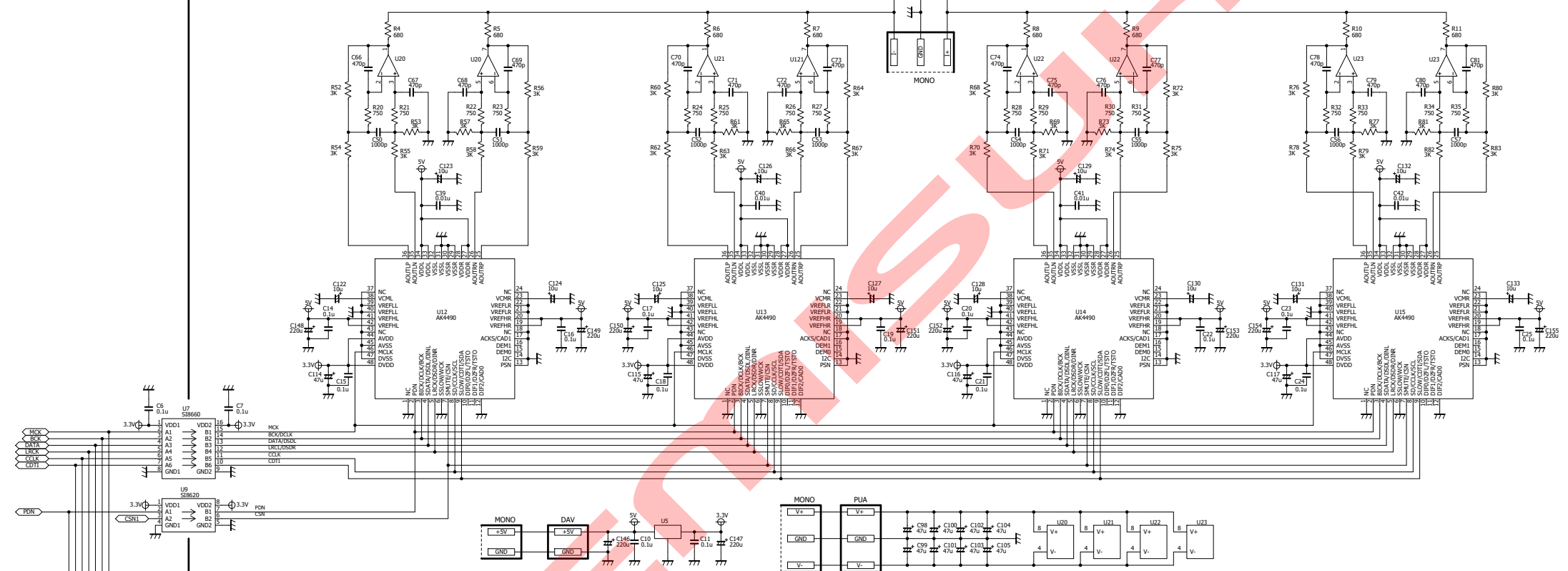
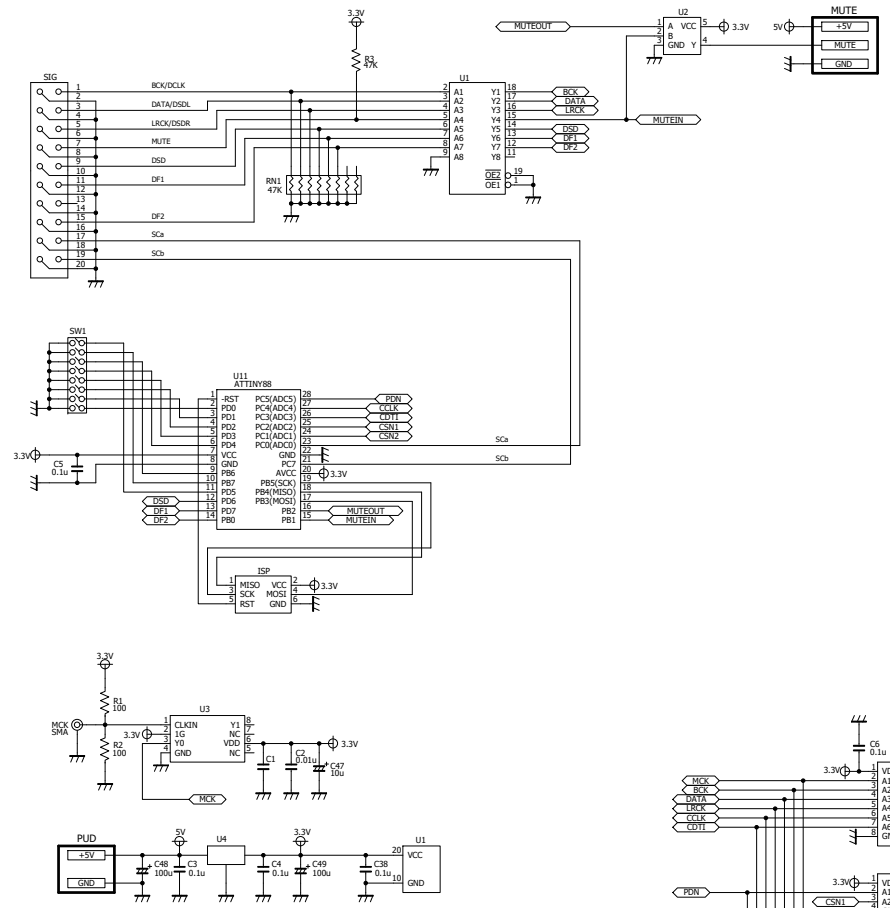


EMaudio EMISUKE
EM-DAC 4490oh DA
2015/12
HOKKAIDO JAPAN



SW1 設定

1	OUT1 (LCH) 出力設定		
OFF	Left ch		
ON	Right ch		
2	OUT2 (RCH)出力設定		
OFF	Right ch		
ON	Left ch		
3	PCM 12S BIT数設定		
OFF	24 BIT		
ON	32 BIT		
4	DSD FS設定1	SW1-4	SW1-5
		ON	ON
		ON	OFF
		OFF	ON
		OFF	OFF
			設定不可
5	DSD FS設定0	OFF	ON
		OFF	OFF
			設定不可
6	DSD カットオフフィルター設定		
OFF	150kHz		
ON	50kHz		
7	未使用		
OFF			
ON			
8	未使用		
OFF			
ON			

SIG端子

端子	端子名	説明
1	BCK/DCLK	PCM BCK / DSD DCLK
2	GND	
3	DATA/DSDL	PCM DATA / DSD DSDL
4	GND	
5	LCK/DSDR	PCM LCK / DSD DSDR
6	GND	
7	MUTE	出力ミュート制御 H:ミュートON / L:ミュートOFF 通常時L
8	GND	
9	DSD	入力信号符号 PCM(12S):H / DSD:L
10	GND	
11	DF1	PCM デジタルフィルター特性 DF2 DF1 PCM
12	GND	L L Sharp
13	未使用	L H slow
14	GND	H L Short delay Sharp
15	DF2	H H Short delay Slow
16	GND	サウンドコントロール SCb SCa SCmode
17	SCa	L L 1
18	GND	L H 2
19	SCb	H L 3
20	GND	H H 1

